













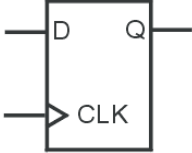


Dato	Unidad	AND2		OR2		NAND2		NOR2		XOR2		INV	BUFFCLK
													
		A1→ Z	A2→ Z	A1→ Z	A2→ Z	A1→ Z	A2→ Z	A1→ Z	A2→ Z	A1→ Z	A2→ Z	A1→ Z	A1→ Z
tpd <sub>LH</sub>	ps	88	80	92	112	81	115	139	121	285	285	147	450
tpd <sub>HL</sub>	ps	163	183	193	177	103	64	49	67	223	215	63	163
Δtpd <sub>LH</sub>	ps/fF	5, 07		4, 98		4, 31		8, 07		2, 50		1, 13	
Δtpd <sub>HL</sub>	ps/fF	2, 90		3, 00		5, 38		3, 59		1, 60		6, 57	

		AND2	OR2	NAND2	NOR2	XOR2	INV	BUFFCLK
								
Dato	Unidad							
Fanin A1	fF	4	3	3	3	7	2	5
Fanin A2	fF	4	3	3	3	6	–	–
Fanout	fF	65	66	39	41	134	29	231
Potencia	nW/MHz	24	21	12	12	12	6	140

		FD				
						
Dato	Unidad			Dato	Unidad	CLK→Q
Fanin D	fF	3		tpd <sub>LH</sub>	ps	309
Fanin CLK	fF	3		tpd <sub>HL</sub>	ps	375
Fanout	fF	135		Δtpd <sub>LH</sub>	ps/fF	2, 43
Potencia	nW/MHz	87		Δtpd <sub>HL</sub>	ps/fF	1, 40
				setup	ps	111
				hold	ps	1

fF	10 <sup>-15</sup> F
ps	10 <sup>-12</sup> s
nW	10 <sup>-9</sup> W