



**EXAMEN DE FUNDAMENTOS DE COMPUTADORES**  
CURSO 2011-12, EXAMEN FINAL (1ER. PARCIAL), 6 DE SEPTIEMBRE DE 2012

1. (1 punto) Dados los números:

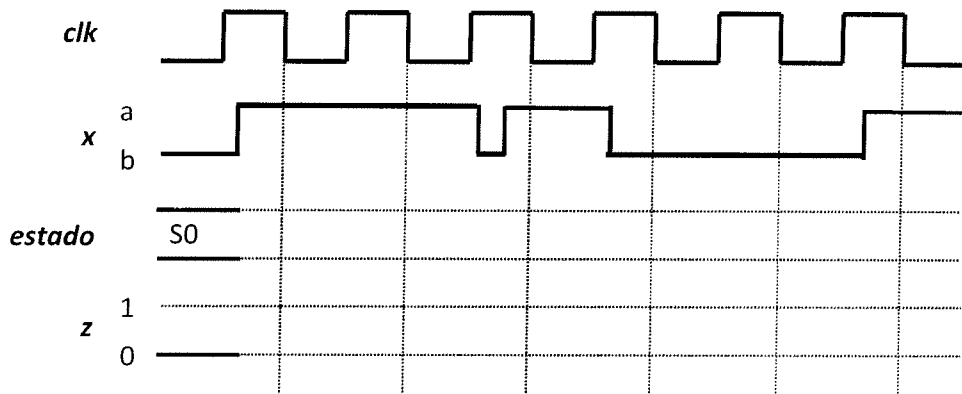
$$A = (11101010)_{C2}, B = (00111101)_{C2}, C = -(523)_8 \text{ y } D = +(543)_8$$

- (0.4 puntos) Determinar el valor de los números en decimal.
- (0.3 puntos) Representar C y D en notación en complemento a 2 de 10 bits.
- (0.3 puntos) Utilizando únicamente notación en complemento a 2 de 10 bits efectuar las operaciones (A-B) y (-C+D), indicando si hay desbordamiento o acarreo y el por qué.

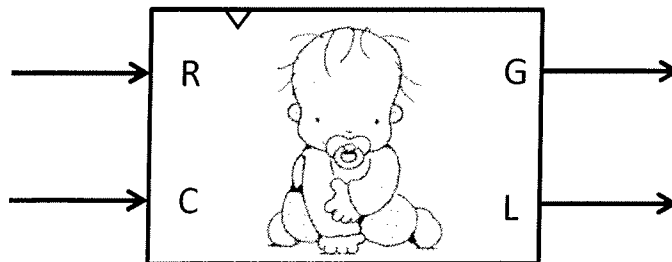
2. (1 punto) Sea el siguiente sistema secuencial:

$$z(t) = \begin{cases} 1 & x(t-2, t-1, t) = aaa \text{ ó } bbb \\ 0 & \text{en caso contrario} \end{cases}$$

- (0.25 puntos) Dibuje su diagrama de estados como máquina Mealy.
- (0.75 punto) Complete el siguiente cronograma:



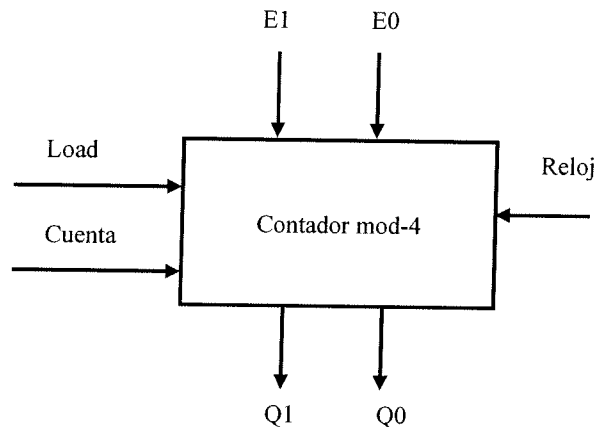
3. (3 puntos) Se desea diseñar el sistema de control de una muñeca interactiva. El sistema tiene 2 entradas y 2 salidas, todas ellas binarias. La entrada R valdrá 1 cuando haya ruido y la entrada C lo hará cuando haya un chupete en la boca de la muñeca. Por su parte, la salida G habilita un generador de sonidos que reproduce o bien un llanto (si L es igual a 1) o bien algunas palabras (si L es igual a 0).



Una vez encendida, la muñeca se encontrará en estado “tranquila” donde, si no hay estímulos, ni habla, ni llora. Si se hace ruido, sigue “tranquila” y habla. Si se le pone el chupete (haya o no ruido), dejará de hablar (si lo estuviera haciendo) y pasará al estado “dormida”. En el estado “dormida” no hace nada y permanecerá en él hasta que, sin tener el chupete puesto, se escuche un ruido. En ese caso llorará y pasará al estado “asustada”. En el estado “asustada” permanecerá llorando mientras el ruido se mantenga. Cuando el ruido desaparezca dejará de llorar y pasará a estar “dormida” o “tranquila” en función de si tiene o no el chupete puesto.

Se pide:

- (1.5 puntos) Especificar el sistema como máquina de Mealy.
- (1.5 puntos) Implementarlo utilizando un contador mod-4 como el de la figura y el menor número de puertas lógicas.



(FC - Septiembre - 2012)

1° a

$$A = 11101010_2$$

como es un n.º negativo no podemos aplicar directamente la sustitución en serie!

primero hay q. cambiar el signo

$$11101010 \longrightarrow \begin{array}{r} 00010101 \\ + 1 \\ \hline 00010110 \end{array}$$

$\Rightarrow$   $\begin{array}{cccccccc} 2 & 6 & 5 & 4 & 3 & 2 & 1 & 0 \\ 0 & 0 & 0 & 1 & 0 & 1 & 1 & 0 \end{array} = 2^4 + 2^2 + 2^1 = 22$

$$\Rightarrow \boxed{A = -22_{10}}$$

$B = 00111101_2$  En este caso como es positivo se puede aplicar directamente la sustitución en serie

$$\begin{array}{cccccccc} 2 & 6 & 5 & 4 & 3 & 2 & 1 & 0 \\ 0 & 0 & 1 & 1 & 1 & 1 & 0 & 1 \end{array} = 2^5 + 2^4 + 2^3 + 2^2 + 2^0 = \boxed{+61_{10} = 13}$$

$$C = (1523)_8 = -(16 \times 8^2 + 2 \times 8^1 + 3 \times 8^0) = -339$$

$$D = +(543)_8 = +(16 \times 8^2 + 4 \times 8^1 + 3 \times 8^0) = +355$$

15b

2

$$C = -(523)_8$$

1.º calculo de la magnitud en binario puro

$$|-(523)_8| = 523_8 \text{ - se sustituye cada digito por su representaci3n binaria de 3 bits}$$

$$001010011_{bp}$$

2.º se le añaade el signo positivo (un cero a la izquierda)

$$0101010011_{c_2, c_1, n_5} = +523_8$$

3.º como el n.º es negativo se le aplica la operaci3n de cambio de signo

$$0101010011 \longrightarrow \begin{array}{r} 1010101100 \\ \phantom{1010101100} \phantom{1} \\ \hline 1010101101_{c_2} = -523_8 \end{array}$$

$$D = +543_8$$

1.º calculo la magnitud en binario puro

$$|+543_8| = 543_8 \rightarrow 101100011_{bp}$$

2.º le añaado el signo positivo

$$0101100011_{c_1, c_1, n_5} = +543_8$$

como el n.º es positivo cada aqui

~~126~~  
126 caladar A-B

para se debe realizar la resta directa en C2  
hay q. convertir la resta en suma.

$$A - B = A + (-B)$$

conocemos A = 11101010 } Solo 8 bits  
conocemos B = 00111101 } lo pide el caso

op. extensión de signo

$$A = 1111101010$$

$$B = 0000111101$$

NO conocemos -B. → Aplicar la operación  
cambio de signo

$$\begin{array}{r} 0000111101 \longrightarrow 1111000010 \\ \phantom{0000111101} \phantom{\longrightarrow} \phantom{1111000010} + 1 \\ \hline -B = 1111000011 \end{array}$$

$$\begin{array}{r} = B \quad 1111101010 \\ \quad 1111000011 \\ \hline 1111010101 \end{array}$$

Existe acarreo = El resultado en bit mas  
no existe desbordamiento.

$$\boxed{1c} - C + D$$

(4)

conocemos  $C = 1010101101$

conocemos  $D = 0101100011$

PERO NO CONOCEMOS  $-C$

$$\begin{array}{r} 1010101101 \longrightarrow D \quad 0101010010 \\ \phantom{1010101101 \longrightarrow D} \phantom{0101010010} + 1 \\ \hline 0101010011 \end{array}$$

$$\begin{array}{r} -C = 0101010011 \\ D = 0101100011 \\ \hline 1010110110 \end{array}$$

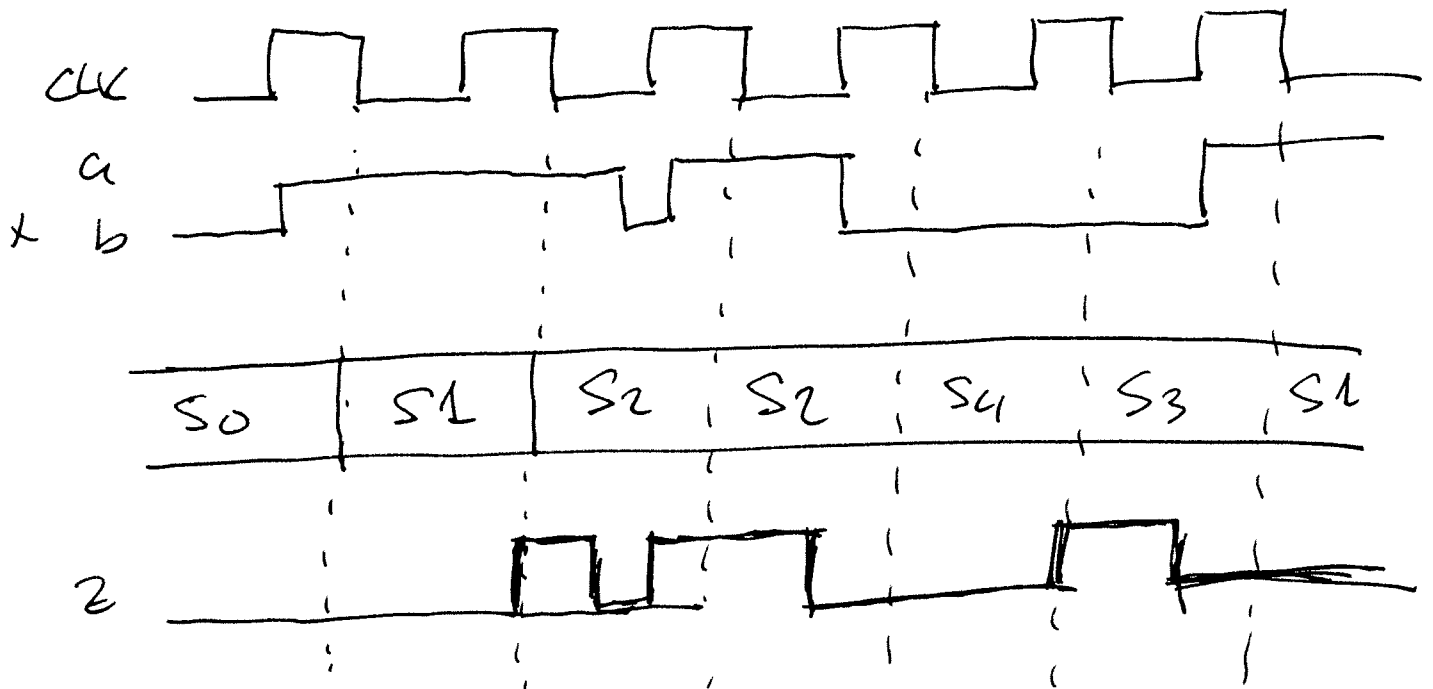
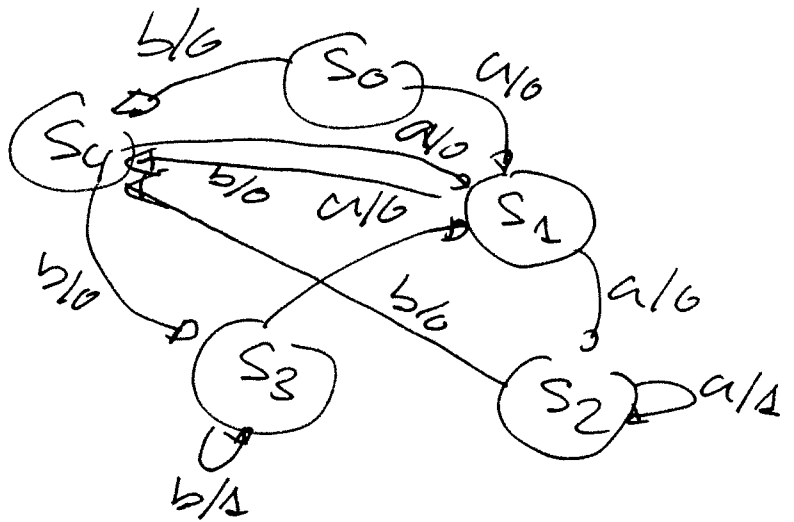
No hay acarreo, el resultado tiene el mismo n.º de bits q. los operandos.  
Existe desbordamiento, la suma de 2 n.ºs positivos no puede dar uno negativo.

$\boxed{2}$

2 Es un reconocedor de 2 patrones de tipo Mealy, con salida asincrónica.

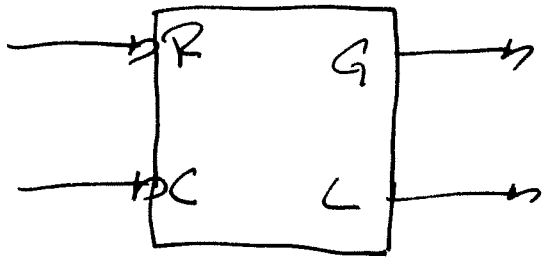
S0 → estado inicial del reset  
↳ se espera a que llegue la primera a o la primera b

- S1 → a
- S2 → a a
- S3 → b
- S4 → b b



③ El sistema secuencial es :

⑥



donde  $P=1 \rightarrow$  hay ruido  
 $C=1 \rightarrow$  tiene chupete } Entradas

las salidas son

$G=1 \rightarrow$  la máquina hace ruido  $\begin{cases} L=1 \text{ llora} \\ L=0 \text{ habla} \end{cases}$

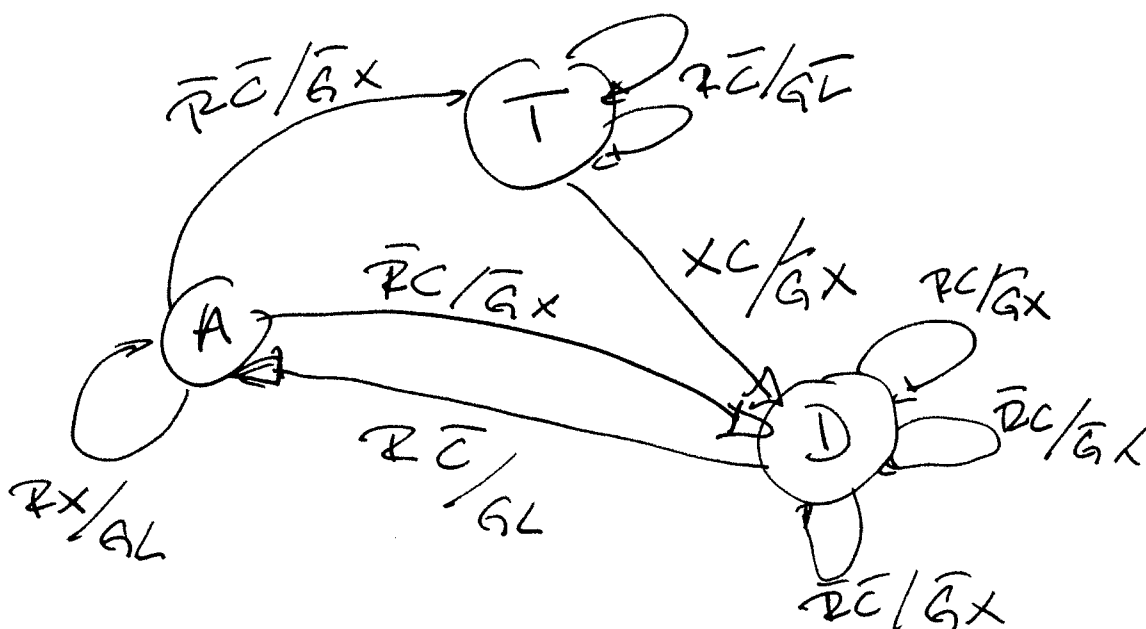
El sistema tiene 3 estados:

Tranquila  $\equiv T$

durmiendo = D

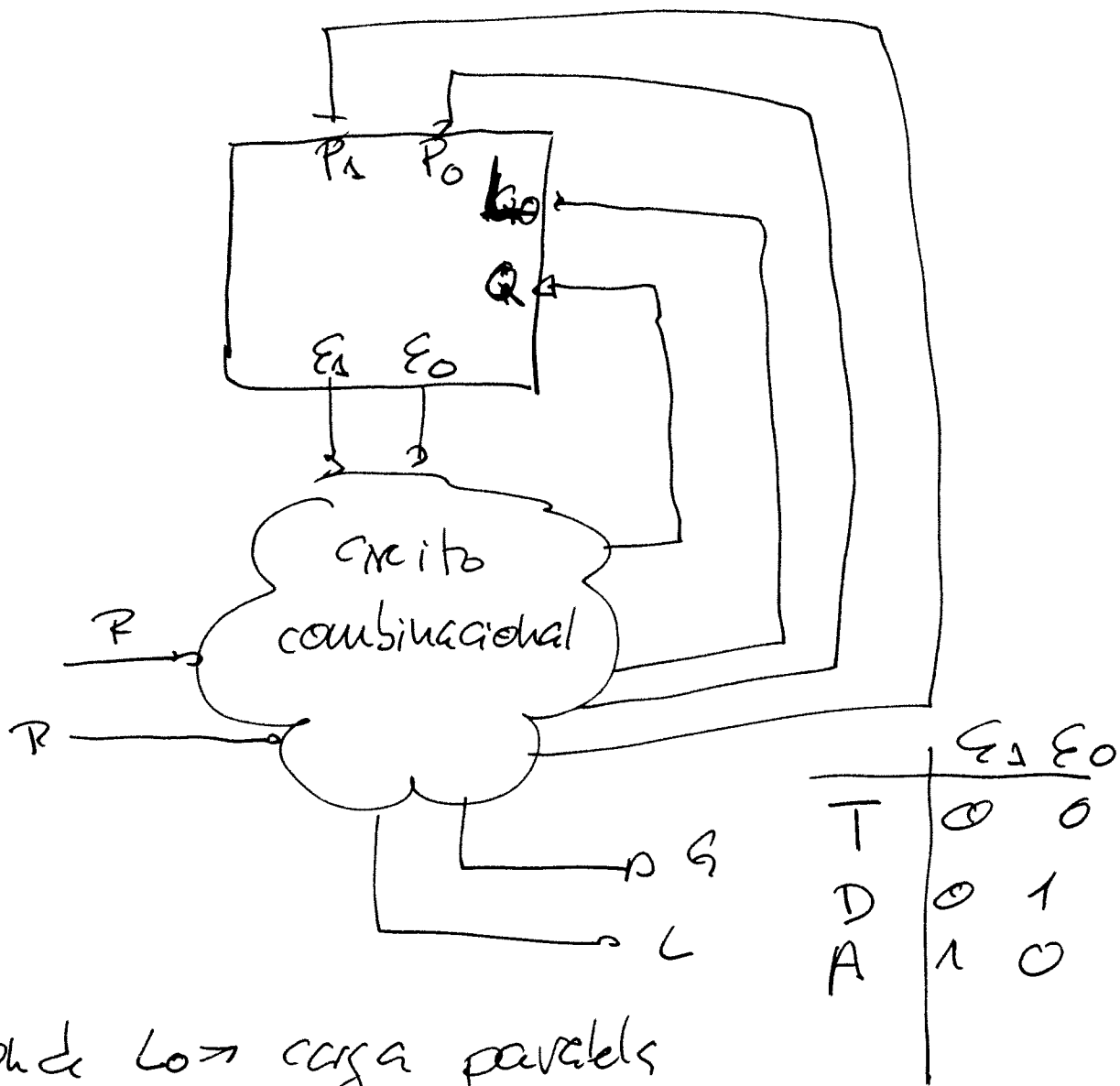
asustada = A

El sistema es Mealy





Se tiene q. implementar mediante un contador de carga paralela mod 4 cuenta de 0-3, como solo tenemos 3 estados, el ultimo estado del contador nunca se utiliza.  
 El esquema de la implementación es el siguiente:



donde  $L_0 \Rightarrow$  carga paralela

$Q \Rightarrow$  cuenta

$P_1, P_0 \Rightarrow$  entrada paralela

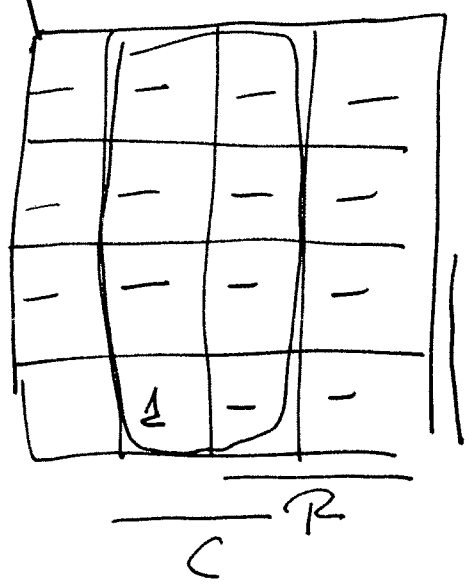
$E_1, E_0 \Rightarrow$  cuenta del contador (estado)

# Tablas del circuito combinatorial.

| $E_1 E_0 R C$ | $P_1 P_0 L_0 Q_0 G L$ |
|---------------|-----------------------|
| 0 0 0 0       | - - 0 0 0 -           |
| 0 0 0 1       | - - 0 1 0 -           |
| 0 0 1 0       | - - 0 0 1 0           |
| 0 0 1 1       | - - 0 1 0 -           |
| 0 1 0 0       | - - 0 0 0 -           |
| 0 1 0 1       | - - 0 0 0 1           |
| 0 1 1 0       | - - 0 1 1 1           |
| 0 1 1 1       | - - 0 0 0 -           |
| 1 0 0 0       | 0 0 1 - 0 -           |
| 1 0 0 1       | 0 1 1 - 0 -           |
| 1 0 1 0       | - - 0 0 1 1           |
| 1 0 1 1       | - - 0 0 1 1           |
| 1 1 0 0       | - - - - -             |
| 1 1 0 1       | - - - - -             |
| 1 1 1 0       | - - - - -             |
| 1 1 1 1       | - - - - -             |

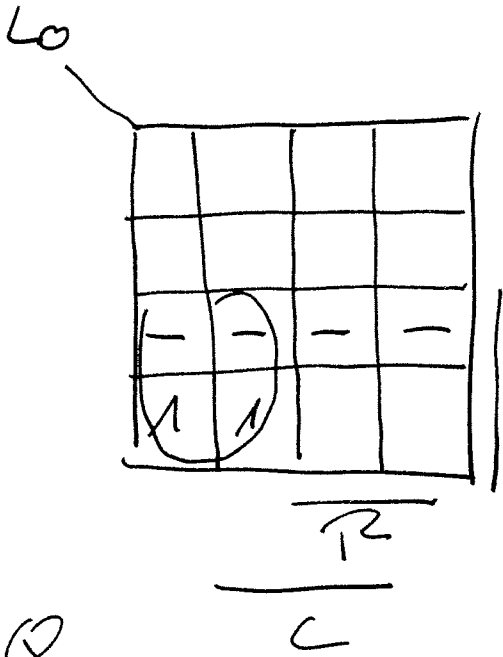
$P_1 = \phi$

$P_0 = \bar{C}$

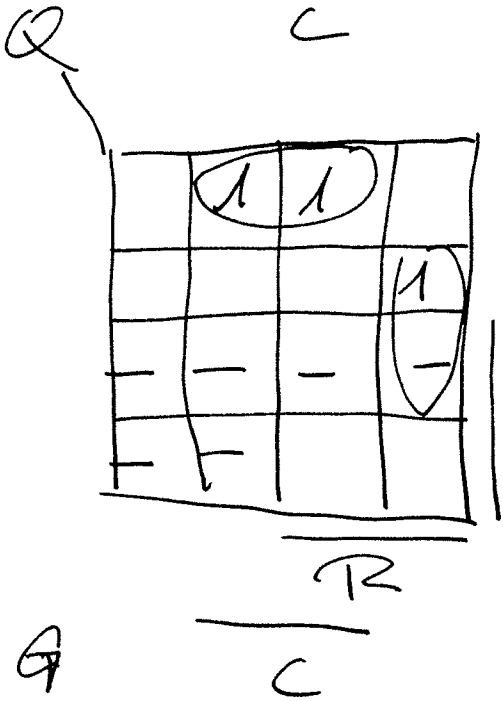


$E_0 P_0 = C$

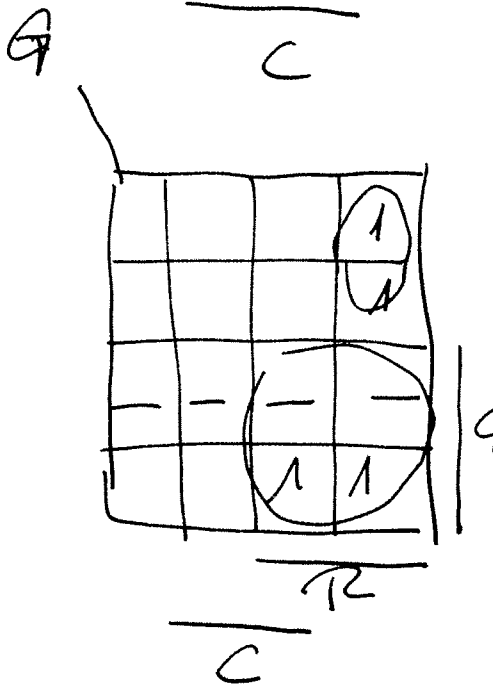
(9)



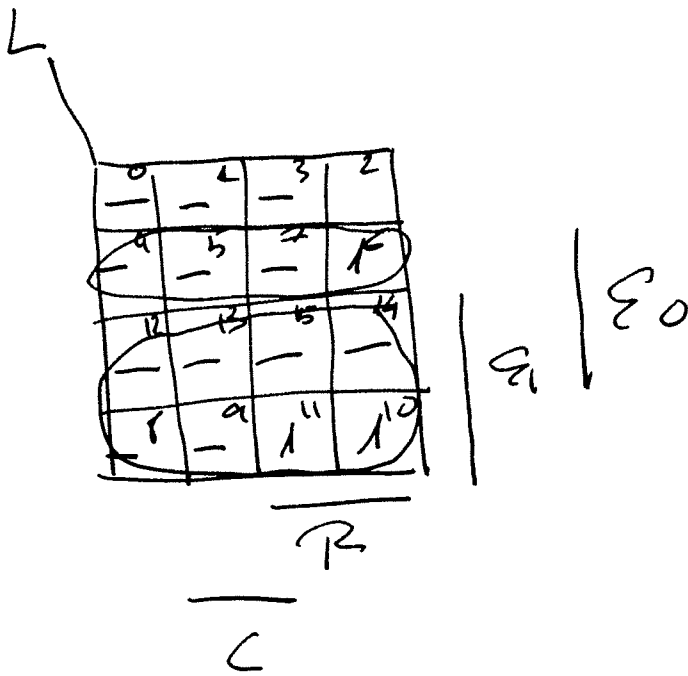
$$\epsilon_0 \left[ L_0 = \epsilon_1 \bar{R} \right]$$



$$\epsilon_0 \left[ Q = C \bar{\epsilon}_1 \bar{\epsilon}_0 + \epsilon_0 R \bar{C} \right]$$



$$\epsilon_0 \left[ Q = \epsilon_1 R + \epsilon_1 R \bar{C} \right]$$



$$L = \epsilon_1 \epsilon_0 + \epsilon_L$$