

16.2.1. Estabilizadores en paralelo .....	272	18.3. El diac .....	308
16.2.2. Estabilizadores en serie .....	272	18.3.1. SCR controlado por diac .....	309
16.2.3. Estabilizador en serie con realimenta- ción .....	274	18.4. El triac .....	310
16.2.4. Estabilizador con amplificador opera- cional .....	275	18.5. El transistor de unijuntura (UJT) .....	311
16.3. Fuentes estabilizadas de tensión ajustable ...	275	18.5.1. Aplicaciones del UJT .....	312
16.4. Características de una fuente de alimentación	276	18.6. Modulación PWM .....	313
16.5. Fuentes de alimentación con reguladores de tensión integrados .....	278	Actividades de enseñanza aprendizaje .....	315
16.5.1. La serie de reguladores 7800 .....	279		
16.5.2. Reguladores integrados con tensión ajustable .....	279		
16.5.3. Fuente de corriente con regulador in- tegrado .....	280		
16.6. Fuentes de alimentación conmutadas .....	281		
Actividades de enseñanza aprendizaje .....	282		
<b>17. Generadores de señal y osciladores .....</b>	<b>287</b>	<b>19. Introducción a la electrónica digital .....</b>	<b>319</b>
17.1. Generadores senoidales .....	288	19.1. Electrónica analógica y electrónica digital ...	320
17.1.1. Principio general de oscilación .....	288	19.1.1. Señales analógicas .....	320
17.1.2. Osciladores RC .....	289	19.1.2. Señales digitales .....	321
17.1.3. Osciladores LC .....	292	19.2. Sistemas de numeración .....	323
17.1.4. Osciladores de cristal .....	293	19.2.1. Sistema decimal .....	323
17.2. Multivibradores .....	294	19.2.2. Sistema binario .....	324
17.2.1. Multivibrador astable .....	294	19.2.3. Sistema octal y hexadecimal .....	324
17.3. El circuito integrado 555 .....	296	19.3. Códigos .....	325
17.3.1. Funcionamiento del CI 555 en modo astable .....	297	19.3.1. Código BCD natural .....	325
17.3.2. Funcionamiento del CI 555 en modo monoestable .....	298	19.3.2. Código ASCII .....	326
17.4. Osciladores integrados .....	300	19.4. Niveles lógicos de las señales digitales .....	326
Actividades de enseñanza aprendizaje .....	300	19.5. Puertas lógicas .....	327
		19.5.1. Puerta O (OR) .....	327
		19.5.2. Puerta Y (AND) .....	328
		19.5.3. Puerta inversora NOT .....	328
		19.5.4. Puerta NO O (NOR) .....	328
		19.5.5. Puerta NO Y (NAND) .....	328
		19.5.6. Puerta O exclusiva (XOR) .....	329
		19.5.7. Puerta NO XOR (XNOR) .....	329
		19.6. Diseño de circuitos combinacionales con puertas lógicas .....	329
		19.7. Construcción de puertas lógicas con circuitos integrados .....	330
		19.8. Familias lógicas .....	332
		19.8.1. Características de una familia lógica ..	332
		19.8.2. Comparativa entre las familias lógicas ..	334
		19.8.3. Familia lógica TTL .....	335
		19.8.4. Familia lógica CMOS .....	336
		19.8.5. Precauciones con los circuitos CMOS	337
		Actividades de enseñanza aprendizaje .....	338
<b>18. Electrónica de potencia- tiristores .....</b>	<b>305</b>	<b>20. Diseño de circuitos con puertas lógicas .....</b>	<b>345</b>
18.1. Tiristores .....	306	20.1. Álgebra de Boole .....	346
18.2. El rectificador controlado de silicio (SCR) ..	306	20.1.1. Postulados .....	346
18.2.1. Curvas características del SCR .....	307		
18.2.2. Aplicaciones del SCR .....	308		
18.2.3. Control de potencia en C.C. con un SCR .....	308		
18.2.4. Control de potencia en C.A. con un SCR .....	308		